

Model Checking. Noțiuni de bază

19 octombrie 2004

- Sisteme cu stări finite
- Logici temporale: LTL, CTL*, CTL
- Model checking cu reprezentarea explicită a stărilor

Ce fel de sisteme putem verifica ?

- sisteme al căror comportament poate fi descrisă în formă matematică
- ne interesează interacțiunea sistemului cu mediul în care este plasat
- starea sistemului = totalitatea mărimii care determină comportamentul său ulterior în timp
- definirea stării depinde de nivelul de *abstractie* în reprezentare
Exemplu: un procesor (nivelul ISA, de organizare internă (ex. pipeline), nivelele RTL, logic, al tranzistorilor ...)
- sisteme *discrete*, *continue* sau *hibride*
- sisteme *finite* (necesar discrete) sau *infinite* (sisteme continue, programe recursive, sau cu structuri de date dinamice)

Verificare formală. Curs 2

Marius Minea

Verificare formală. Curs 2

Marius Minea

Model Checking. Noțiuni de bază

3

Modelarea sistemelor cu stări finite

- În practică: descriere cu multime de variabile $V = \{v_1, v_2, \dots, v_n\}$
- **stare**: o atribuire $s : V \rightarrow D$ de valori dintr-un domeniu D pentru fiecare variabilă $v \in V$.
 - Unei stări (atribuirii) i se asociază o formulă adevărată doar pentru acea stare (atribuire):
 $(v_1 \leftarrow 7, v_2 \leftarrow 4, v_3 \leftarrow 2) \quad (v_1 = 7) \wedge (v_2 = 4) \wedge (v_3 = 2)$
 - O formulă \leftrightarrow multimea tuturor atribuirilor care o fac adevărată.
(pot fi și mai multe stări, ex. $v_1 \leq 5 \wedge v_2 > 3$)
 - ⇒ multimi de stări: reprezentate prin formule logice
 - **tranzitie** $s \rightarrow s'$: o formulă peste $V \cup V'$
 $V' =$ copie a lui V (variabilele stării următoare)
 ex. $(semaphore = red) \wedge (semaphore' = green)$
 - multimea tuturor tranzitiilor: *relația de tranzitie*: formulă $R(V, V')$

Verificare formală. Curs 2

Marius Minea

Model Checking. Noțiuni de bază

Modelarea cu structuri Kripke

4

Structură Kripke: automat cu stări finite, etichetat:

$$M = (S, S_0, R, L)$$

- S : multime finită de stări
- $S_0 \subseteq S$: multimea stărilor initiale
- $R \subseteq S \times S$: relație de tranzitie totală: $\forall s \in S \exists s' \in S, (s, s') \in R$ (din orice stare există cel puțin o tranzitie)
- $L : S \rightarrow 2^{AP}$: funcție de etichetare a stărilor

$AP =$ multime de **propoziții atomice** (observații care apar în formule/proprietăți/specificații). Exemple:

- o stare are atributul *stabil* sau nu
- definim propoziția *bad* ::= *red_recv* > 1

Traекторie pornind din starea s_0 : secvență infinită de stări
 $\pi = s_0 s_1 s_2 \dots$, cu $R(s_i, s_{i+1})$ pentru orice $i \geq 0$

Verificare formală. Curs 2

Marius Minea

Model Checking. Noțiuni de bază

5

Modelare: circuite și programe

- Circuite secvențiale: o variabilă pentru fiecare element de stare (registru), și pentru intrările primare.
se presupune: propagare combinațională instantanee
- Circuite asincrone: o variabilă pentru fiecare semnal (în modele mai sofisticate: timp fizic explicit)
- Programe: variabile declarate + contorul de program

Model Checking. Noțiuni de bază

Sincronie și asincronie

6

Tipuri de compozitie:
(obtinerea comportamentului sistemului din cel al componentelor)

- **sincronă**: conjunctie (tranzitii simultane)
 $R(V, V') = R_1(V_1, V'_1) \wedge R_2(V_2, V'_2) \quad V = V_1 \cup V_2$
- **asincronă**: disjunctie (tranzitii individuale)
 $R(V, V') = R_1(V_1, V'_1) \wedge Eq(V \setminus V_1) \vee R_2(V_2, V'_2) \wedge Eq(V \setminus V_2)$
 $Eq(U) = \bigwedge_{v \in U} (v = v')$
 - alternanță arbitrară între tranzitiile componentelor
 - o tranzitie modifică doar variabilele unei componente
 - tranzitii simultane se consideră imposibile

Modelarea programelor: de regulă compozitie asincronă (nu există sincronizare fizică între instrucțiunile a două programe concurente)

Verificare formală. Curs 2

Marius Minea

Verificare formală. Curs 2

Marius Minea

Modelarea comportamentului

Sisteme reactive

- interacționează cu mediul (*reacție la un anumit stimул*)
- adesea au execuție infinită
- ⇒ o *computație* = secvență infinită de stări
- ⇒ nu e suficientă reprezentarea comportamentului de intrare-iesire
- Exemple simple:
 - nu se atinge o anumită stare (de eroare)
 - sistemul nu se blochează (deadlock)

Mai general: proprietăți descrise în **logică temporală**

- logică *modală* (notiune de adevăr cu modalități temporale)
- utilizată din antichitate în rationamente despre timp
- [Pnueli'77] – aplicare la programe concurente

Logica temporală LTL

Linear Temporal Logic [Pnueli 1977]

- ne interesează descrierea evenimentelor de-a lungul unei traectorii
- ⇒ structură *liniară*
- În viitor apare un eveniment; o proprietate e invariantă de la un moment dat; un eveniment apare după alt eveniment

Operatori temporali (modalități de adevăr pe o traectorie):

- **X (next)**: În următoarea stare ○
- **F (future)**: cândva în viitor ◊
- **G (globally)**: în orice stare viitoare □
- **U (until)**: $prop_1$ obligatorie până când apare $prop_2$
uneori se mai definește și următorul operator:
- **R (release)**: apariția $prop_1$ elimină obligativitatea $prop_2$

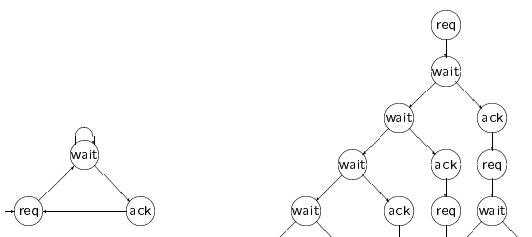
Formulele logicii LTL

- dorim ca o proprietate să fie adevărată pentru *toate* traectoriile
 - ⇒ folosim *cuantificatorul universal A*
 - formulele sunt de tipul **A f**, unde f este o formulă de traectorie
 - sintaxa formulelor de traectorie:
- $$f ::= p \quad (\text{unde } p \in AP) \\ | \neg f_1 \mid f_1 \vee f_2 \mid f_1 \wedge f_2 \\ | \mathbf{X} f_1 \mid \mathbf{F} f_1 \mid \mathbf{G} f_1 \mid f_1 \mathbf{U} f_2 \mid f_1 \mathbf{R} f_2$$

$$\begin{aligned} M, s \models p &\Leftrightarrow p \in L(s) \\ M, s \models \mathbf{A} f &\Leftrightarrow \forall \text{traectorie } \pi \text{ din } s, M, \pi \models f \\ M, \pi \models p &\Leftrightarrow M, s \models p, \text{ unde } p \in AP \text{ și } s \text{ e prima stare din } \pi \\ M, \pi \models \neg f &\Leftrightarrow M, \pi \not\models f \\ M, \pi \models f_1 \vee f_2 &\Leftrightarrow M, \pi \models f_1 \vee M, \pi \models f_2 \\ M, \pi \models f_1 \wedge f_2 &\Leftrightarrow M, \pi \models f_1 \wedge M, \pi \models f_2 \\ M, \pi \models \mathbf{X} f &\Leftrightarrow M, \pi^1 \models f \\ M, \pi \models \mathbf{F} f &\Leftrightarrow \exists k \geq 0 . M, \pi^k \models f \\ M, \pi \models \mathbf{G} f &\Leftrightarrow \forall k \geq 0 . M, \pi^k \models f \\ M, \pi \models f_1 \mathbf{U} f_2 &\Leftrightarrow \exists k \geq 0 . M, \pi^k \models f_2 \wedge \forall j < k . M, \pi^j \models f_1 \\ M, \pi \models f_1 \mathbf{R} f_2 &\Leftrightarrow \forall k \geq 0 . (\forall j < k . M, \pi^j \not\models f_1) \rightarrow M, \pi^k \models f_2 \end{aligned}$$

Logica temporală CTL*

- Uneori: modelul liniar insuficient (ex. e posibil să se atingă o stare)
 ⇒ alt model: arbori de computație (*computation trees*):
 desfășurare infinită a grafului de stări-tranzitii
 pornind de la o stare initială



Structura formulelor CTL*

În plus: *cuantificatorul existential E* (există o traectorie)

Două tipuri de formule:

- formule de stare (*state formula*), evaluate într-o stare
- $$f ::= p \quad (\text{unde } p \in AP) \\ | \neg f_1 \mid f_1 \vee f_2 \mid f_1 \wedge f_2 \\ | \mathbf{E} g \mid \mathbf{A} g \quad (\text{unde } g = \text{formulă de traectorie})$$

- formule de traectorie (*path formula*), evaluate pe o traectorie

- $$g ::= f \quad (\text{unde } f = \text{formulă de stare}) \\ | \neg g_1 \mid g_1 \vee g_2 \mid g_1 \wedge g_2 \\ | \mathbf{X} g_1 \mid \mathbf{F} g_1 \mid \mathbf{G} g_1 \mid g_1 \mathbf{U} g_2 \mid g_1 \mathbf{R} g_2$$

Semantica: la fel ca LTL, în plus:

$$M, s \models \mathbf{E} g \Leftrightarrow \exists \text{ traectorie } \pi \text{ din } s \text{ cu } M, \pi \models g$$

Relații între operatori

- $f \wedge g \equiv \neg(\neg f \vee \neg g)$
- $f \mathbf{R} g \equiv \neg(\neg f \mathbf{U} \neg g)$
- $\mathbf{F} f \equiv \text{true} \mathbf{U} f$
- $\mathbf{G} f \equiv \neg\mathbf{F} \neg f$
- $\mathbf{A} f \equiv \neg\mathbf{E} \neg f$

\Rightarrow Operatorii \neg , \vee , \mathbf{X} , \mathbf{U} și \mathbf{E} sunt suficienți pentru a exprima orice formulă în CTL*.

CTL: Operatori de bază și derivați

10 operatori de bază, exprimabili folosind \mathbf{EX} , \mathbf{EG} și \mathbf{EU} :

- $\mathbf{AX} f \equiv \neg\mathbf{EX} \neg f$
- $\mathbf{EF} f \equiv \mathbf{E} [\text{true} \mathbf{U} f]$
- $\mathbf{AF} f \equiv \neg\mathbf{EG} \neg f$
- $\mathbf{AG} f \equiv \neg\mathbf{EF} \neg f$
- $\mathbf{A}[f \mathbf{U} g] \equiv \neg\mathbf{EG} \neg g \wedge \neg\mathbf{E} [\neg g \mathbf{U} (\neg f \wedge \neg g)]$
- $\mathbf{E}[f \mathbf{R} g] \equiv \neg\mathbf{A} [\neg f \mathbf{U} \neg g]$
- $\mathbf{A}[f \mathbf{R} g] \equiv \neg\mathbf{E} [\neg f \mathbf{U} \neg g]$

Relații între diferențele logici

CTL și LTL sunt incomparabile:

- $\mathbf{AF} \mathbf{G} p$ e în LTL, nu are echivalent CTL
- $\mathbf{AG} \mathbf{EF} p$ e în CTL, nu are echivalent LTL
- disjunctia lor e în CTL*, dar nu în CTL, nici în LTL

Unele tehnici (compoziționalitate, abstractie) necesită restricții:
în mod tipic, e permis doar cuantificatorul universal \mathbf{A} .

- ACTL (inclusă în CTL, incomparabilă cu LTL)
- ACTL* (inclusă în CTL*, mai expresivă decât LTL)

Sublogica: CTL

CTL (Computation Tree Logic) [Clarke, Emerson 1981]

- suficientă în multe cazuri, dar mai simplă \Rightarrow algoritmi mai eficienți
- structură *ramificată* (*branching*), ca și CTL*
- cuantificare asupra traекторiilor posibile dintr-o stare
- operatorii \mathbf{X} , \mathbf{F} , \mathbf{G} , \mathbf{U} , \mathbf{R} precedă imediat de \mathbf{A} sau \mathbf{E}
- sintaxa formulelor de traекторie:

$$g ::= \mathbf{X} f \mid \mathbf{F} f \mid \mathbf{G} f \mid f_1 \mathbf{U} f_2 \mid f_1 \mathbf{R} f_2$$

Exemple de formule în CTL

- $\mathbf{EF} \text{ finish}$

Este posibil să se ajungă într-o stare în care $\text{finish} = \text{true}$.

- $\mathbf{AG} (\text{send} \rightarrow \mathbf{AF} \text{ ack})$

Orice send este urmat în cele din urmă de un ack .

- $\mathbf{AF} \mathbf{AG} \text{ stable}$

În orice execuție, de la un moment dat, stable este invariant.

- $\mathbf{AG} (\text{req} \rightarrow \mathbf{A} [\text{reg} \mathbf{U} \text{grant}])$

Întotdeauna, un req ramâne activ până se obține un grant .

- $\mathbf{AG} \mathbf{AF} \text{ ready}$

Pe orice traectorie, ready e satisfăcut de un număr infinit de ori.

- $\mathbf{AG} \mathbf{EF} \text{ restart}$

Din orice stare e posibil să se ajungă în starea restart .

Noțiunea de fairness

În practică: presupuneri rezonabile de tipul:

- un arbitru nu ignoră încă o infinită de cereri

- un mesaj retransmis continuu și atinge destinația

= proprietăți exprimabile în CTL*, dar nu și în CTL.

\Rightarrow se definește nouă semantică pentru CTL cu *fairness*

O restricție de *fairness* e o formulă în logică temporală.

O traectorie e *echitabilă* dacă fiecare restricție e adevărată infinit de multe ori de-a lungul traectoriei.

In particular: restricție exprimată ca multime de stări:

o traectorie echitabilă trece infinit de multe ori prin acea multime.

CTL cu fairness

Augmentăm structura Kripke, $M = (S, S_0, R, L, F)$, cu $F \subseteq 2^S$ (F = mulțime de submultimi de stări, $\{P_1, \dots, P_n\}, P_i \subseteq S$)
 $\inf(\pi) \stackrel{\text{def}}{=} \{s \mid s = s_i \text{ pt. infinit de multi } i\}$
(mulțimea stărilor care apar infinit de multe ori pe π)

π este echitabilă $\Leftrightarrow \forall P \in F . \inf(\pi) \cap P \neq \emptyset$.
(π trece infinit de multe ori prin orice mulțime din F)

Notăm \models_F relația de satisfacere cu fairness.

Clauze modificate în semantica CTL:

$$\begin{aligned} M, s \models_F p &\Leftrightarrow \text{există o traiectorie echitabilă plecând din } s \\ &\quad \text{și } p \in L(s) \\ M, s \models_F \mathbf{E} g &\Leftrightarrow \exists \text{ traiectorie echitabilă } \pi \text{ din } s \text{ cu } M, \pi \models_F g \\ M, s \models_F \mathbf{A} g &\Leftrightarrow \forall \text{ traiectorile echitabile } \pi \text{ din } s, M, \pi \models_F g \end{aligned}$$

Model checking. Enunțul problemei

Fiind date o structură Kripke $M = (S, S_0, R, L)$ și o formulă f în logică temporală, să se găsească stările din S care satisfac f :

$$\{s \in S \mid M, s \models f\}$$

Specificația e satisfăcută dacă toate stările initiale satisfac f :

$$\forall s_0 \in S_0 . M, s_0 \models f$$

Istoric

- independent, Clarke & Emerson, resp. Quielle & Sifakis (1981).
- inițial: $10^4 - 10^5$ stări. Actualmente, simbolic: cca 10^{100} stări

Model checking pentru CTL

- Descompunere după structura formulei f . Pentru fiecare $s \in S$, calculează $l(s) =$ mulțimea subformulelor lui f valabile în s .
- Inițial $l(s) = L(s)$. Trivial pentru conectorii logici \neg, \vee, \wedge
- $\mathbf{EX} f$: se etichetează orice stare cu un succesor etichetat cu f .
- Ceilalți operatori de bază: \mathbf{EU} și \mathbf{EG}

Model checking pentru CTL. Operatorul EU

$\mathbf{E}[f_1 \mathbf{U} f_2]$: traversare înapoi pornind de la f_2 , cât timp se satisfacă f_1 .

```
procedure CheckEU(f1, f2)
  T := {s | f2 ∈ l(s)}
  forall s ∈ T do l(s) := l(s) ∪ {E[f1 U f2]};
  while T ≠ ∅ do
    choose s ∈ T;
    T := T \ {s};
    forall s1 . R(s1, s) do
      if E[f1 U f2] ∉ l(s1) ∧ f1 ∈ l(s1) then
        l(s1) := l(s1) ∪ {E[f1 U f2]};
        T := T ∪ {s1};
```

Model checking pentru CTL. Operatorul EG

$\mathbf{EG} f$: se consideră doar statele care satisfac f . Se traversează înapoi pornind de la componentele puternic conectate (SCC)

```
procedure CheckEG(f)
  S' := {s | f ∈ l(s)};
  SCC := {C | C e o SCC netrivială în S'};
  T := ∪_{C ∈ SCC} {s | s ∈ C};
  forall s ∈ T do l(s) := l(s) ∪ {EG f};
  while T ≠ ∅ do
    choose s ∈ T;
    T := T \ {s};
    forall s1 . s1 ∈ S' ∧ R(s1, s) do
      if EG f ∉ l(s1) then
        l(s1) := l(s1) ∪ {EG f};
        T := T ∪ {s1};
```

Model checking cu fairness

Considerăm restricția de fairness $F = \{P_1, \dots, P_k\}$, unde $P_i \subseteq S$

Fie *fair* o nouă propoziție atomică, valabilă în starea s dacă există o traiectorie echitabilă care pornește din s .

Deci $\text{fair} \in L(s) \Leftrightarrow M, s \models_F \mathbf{EG} \text{ true}$.

Pentru ceilalți operatori, reducem la model checking obișnuit:

$M, s \models_F p \Leftrightarrow M, s \models p \wedge \text{fair}$

$M, s \models_F \mathbf{EX} f \Leftrightarrow M, s \models \mathbf{EX}(f \wedge \text{fair})$

$M, s \models_F \mathbf{E}[f_1 \mathbf{U} f_2] \Leftrightarrow M, s \models \mathbf{E}[f_1 \mathbf{U}(f_2 \wedge \text{fair})]$

Pentru $M, s \models_F \mathbf{EG} f$ modificăm algoritmul anterior, considerând doar SCC-urile cu $\forall i . C \cap P_i \neq \emptyset$ (care contin cel puțin o stare din fiecare componentă a restricției de fairness).

Complexitatea algoritmilor de model checking

– model checking CTL:	$O(f \cdot (S + R))$
(liniar în dimensiunea modelului și a formulei)	
– CTL cu fairness F:	$O(f \cdot (S + R) \cdot F)$
– LTL: PSPACE-complet	$ M \cdot 2^{O(f)}$
(algoritm de alt tip, bazat pe o construcție de tablou)	
– CTL*: la fel ca LTL	$ M \cdot 2^{O(f)}$

CTL: adesea preferat, datorită algoritmului polinomial
dar și în LTL, exponentială e doar în dimensiunea formulei (mică)